

I.T.T. "M. PANETTI" - B A R I

PROVA DI RECUPERO DI SISTEMI ELETTRONICI AUTOMATICI CLASSE 4ETA – 13 LUGLIO 2012

Rispondere alle seguenti domande:

- 1) Commentare le istruzioni seguite dal punto e virgola indicando la funzione svolta.
- 2) Quanti cicli vengono svolti tra "LOOP:" e "GOTO LOOP" ? perché?
- 3) Perché sono state inserite due istruzioni NOP (no operation) ?
- 4) Che cosa si ottiene sul pin RA4?

;Definizione delle direttive per l'assemblatore

```
PROCESSOR 16F84A
INCLUDE   "P16F84A.INC"
ORG      00H
CONTA EQU 0CH
```

```
BSF STATUS, RP0 ;
CLRW                ;
MOVWF TRISA        ;
BCF STATUS, RP0 ;
```

INIZIO:

```
BCF PORTA, RA4 ;
CALL RITARDO   ;
NOP            ;
NOP            ;
BSF PORTA, RA4 ;
CALL RITARDO   ;
GOTO INIZIO    ;
```

RITARDO:

```
MOVLW 0AH ;
MOVWF CONTA ;
```

LOOP:

```
DECFSZ CONTA, 1 ;
GOTO LOOP        ;
RETURN           ;
END
```

Spazio riservato al voto ed eventuali commenti dei docenti.