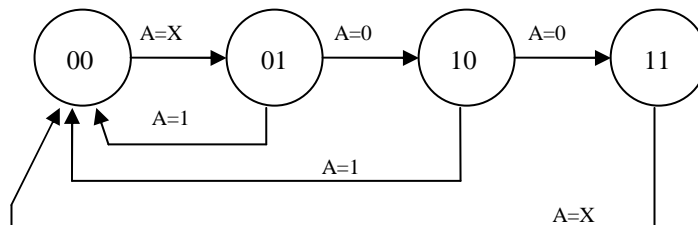


I.T.T. "M. PANETTI" – BARI
Compito n.1 - IV ET sez. A – fila 1
16 NOVEMBRE 2012

Esercizio n.1

Progettare e disegnare il circuito sequenziale sincrono in grado di soddisfare il seguente diagramma degli stati:



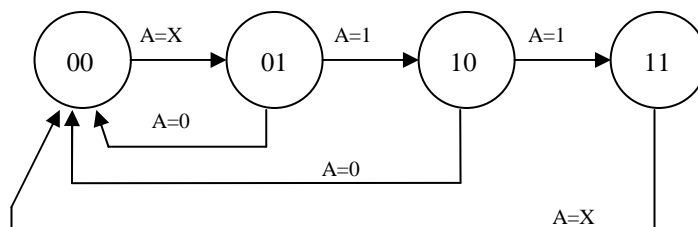
Esercizio n.2

Disegnare a blocchi la struttura interna di una EPROM e descriverne il funzionamento.

I.T.T. "M. PANETTI" – BARI
Compito n.1 - IV ET sez. A – fila 2
16 NOVEMBRE 2012

Esercizio n.1

Progettare e disegnare il circuito sequenziale sincrono in grado di soddisfare il seguente diagramma degli stati:



Esercizio n.2

Disegnare a blocchi la struttura interna di una PLA e descriverne il funzionamento.